



---

Francisco Miguel García Herrero es profesor titular en el Departamento de Arquitectura de Computadores y Automática de la Facultad de Informática de la Universidad Complutense de Madrid (UCM), donde desarrolla su actividad docente e investigadora en el área de arquitectura y tecnología de computadores.

Es doctor por la Universitat Politècnica de València (2013), con una tesis centrada en arquitecturas para la decodificación de códigos de corrección de errores no binarios. Desde 2011 ha desarrollado su actividad docente e investigadora en diversas universidades españolas, en grados de Ingeniería Informática, Ingeniería de Telecomunicaciones e Ingeniería en Tecnologías Industriales, y ha realizado estancias de investigación en centros internacionales como l'École Nationale Supérieure de l'Électronique et de ses Applications, University of California, Davis, University College Dublin y Aalto University.

Su actividad investigadora se orienta principalmente al diseño de sistemas hardware, la computación reconfigurable, los sistemas digitales y tecnologías relacionadas con la computación de altas prestaciones y la computación cuántica.

Forma parte del Grupo de Gestión de Hardware Reconfigurable de la UCM, donde lidera líneas de investigación relacionadas con sistemas de corrección de errores para procesadores cuánticos NISQ y de gran escala, tanto en proyectos de convocatorias públicas como en proyectos de transferencia con empresas nacionales e internacionales. Parte de este trabajo se ha materializado en más de 60 artículos científicos.

Ha sido miembro de comités de programa en numerosos congresos nacionales e internacionales del área del diseño digital y la computación cuántica. También ha participado como profesor en escuelas internacionales organizadas por la IEEE Communications Society, la IEEE Circuits and Systems Society y la IEEE Signal Processing Society.